

BLK18EV-0732-0035-38X38-V1\_01接口说明

表-核心板接口详细定义

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 标注 | 丝印编号 | 针脚编号 | 针脚定义 | 功能 |
| P1 | J5 | 1 | NC | 悬空 |
| 2 | NC | 悬空 |
| 3 | GND | GND |
| 4 | +12V | 12V输入 |
| P2 | J2 | 1 | ETHTR- | 以太网信号 |
| 2 | ETHTR+ | 以太网信号 |
| 3 | LED/PHY\_AD3 | 指示灯 |
| 4 | ETHTX- | 以太网信号 |
| 5 | ETHTX+ | 以太网信号 |
| 6 | LED/PHY\_AD0 | 指示灯 |
| P3 | J3 | 1 | UART0\_RXD |  |
| 2 | UART0\_TXD |  |
| 3 | GND |  |
| P4 | J4 | 1 | 红外输入端 | 红外输入端 |
| 2 | GND | GND |
| 3 | NC | 悬空 |
| P5 | J6 | 1 | IRCUT\_A | IRCUT控制端 |
| 2 | IRCUT\_B | IRCUT控制端 |
| P6 | J8 | 1 | AC\_OUT | 音频输出 |
| 2 | MIC\_P | 音频输入 |
| 3 | AGND | 模拟地 |
| 4 | ALARM\_IN | 报警输入 |
| 5 | GND | GND |
| P7 | J9 | 1 | SDIO1\_CCLK\_ | SD时钟 |
| 2 | SDIO1\_CCMD | SD\_CMD |
| 3 | SDIO1\_CDATA0 | SD数据0 |
| 4 | SDIO1\_CDATA1 | SD数据1 |
| 5 | SDIO1\_CDATA2 | SD数据2 |
| 6 | SDIO1\_CDATA3 | SD数据3 |
| 7 | KEY\_GPIO | 按键GPIO |
| 8 | GND | GND |
| 9 | USB\_DP | USB数据 |
| 10 | USB\_DM | USB数据 |
| 11 | +5V | +5V |
| 12 | USB\_CTRL | USB电源控制 |